

МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ
НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ УКРАЇНИ
«КИЇВСЬКИЙ ПОЛІТЕХНІЧНИЙ ІНСТИТУТ
ІМЕНІ ІГОРЯ СІКОРСЬКОГО»

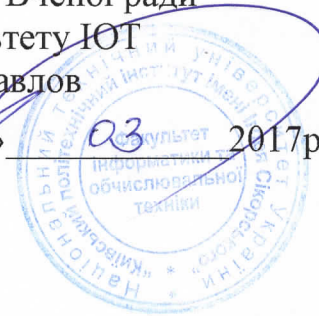
ЗАТВЕРДЖУЮ

Голова Вченої ради

Факультету ІОТ

О.А. Павлов

«28» 03 2017р.



**ПРОГРАМА ДОДАТКОВОГО ВСТУПНОГО
ВИПРОБУВАННЯ**

**третього (освітньо-наукового) рівня вищої освіти
для здобуття наукового ступеня доктор філософії**

ГАЛУЗЬ ЗНАНЬ **15 Автоматизація та приладобудування**


СПЕЦІАЛЬНІСТЬ **151 Автоматизація та комп'ютерно-
інтегровані технології**

Ухвалено Вченою радою факультету/інституту
(протокол від «27» 03 2017 р. № 8)

Київ
2017

РОЗРОБНИКИ:

Теленик Сергій Федорович, д.т.н., професор, зав. кафедри
автоматики і управління в технічних системах



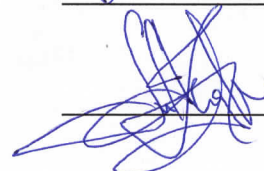
Новацький Анатолій Олександрович, к.т.н., доцент, доцент кафедри
автоматики і управління в технічних системах



Репнікова Наталія Борисівна, к.т.н., доцент, доцент кафедри
автоматики і управління в технічних системах



Писаренко Андрій Володимирович, доцент, доцент кафедри
автоматики і управління в технічних системах



ЗМІСТ ПРОГРАМИ

I ПОЯСНЮВАЛЬНА ЗАПИСКА

II СТРУКТУРА ПРОГРАМИ

III КРИТЕРІЇ ОЦІНЮВАННЯ

IV СПИСОК РЕКОМЕНДОВАНОЇ ЛІТЕРАТУРИ

I ПОЯСНЮВАЛЬНА ЗАПИСКА

Фахове випробування для вступу за спеціальністю 151 – Автоматизація та комп'ютерно-інтегровані технології, третього рівня вищої освіти – доктор філософії, проводиться у формі екзамену, фаховою комісією, що створюється за наказом ректору Національного технічного університету України «Київський політехнічний інститут імені Ігоря Сікорського», відповідно з «Правилами прийому до КПІ ім. Ігоря Сікорського для проведення фахових випробувань для вступу на навчання на базі раніше здобутого другого рівня вищої освіти.

Програма проведення фахового випробування для спеціальності 151 – автоматизація та комп'ютерно-інтегровані технології, третього рівня вищої освіти – доктор філософії, охоплює предметне коло питань із сучасної теорії автоматичного керування, перспективних технологій передавання та оброблення інформації, архітектури новітніх мікроконтролерів.

За своєю структурою зміст програми поділяється на такі розділи:

- Математичні методи оптимізації.
- Сучасна теорія автоматичного керування.
- Перспективні технології передавання та оброблення інформації.
- Архітектура новітніх мікроконтролерів.

Питання, що входять до тем розділів, розташовані у логічній послідовності та відповідають змісту навчальних дисциплін, що викладаються для студентів другого рівня вищої освіти (магістр) спеціальності 151 – автоматизація та комп'ютерно-інтегровані технології.

Відповідь вступники фіксують письмово під час вступного випробування на аркуші усної відповіді зі штампом Приймальної комісії. Фахове випробування проводиться за екзаменаційним білетом, що містить чотири питання з цієї програми. Тривалість фахового випробування 2 астрономічних години.

II СТРУКТУРА ПРОГРАМИ

РОЗДІЛ 1.

МАТЕМАТИЧНІ МЕТОДИ ОПТИМІЗАЦІЇ

1. Критерії оптимальності функції однієї змінної.
2. Методи оптимізації функцій однієї змінної.
3. Методи прямого пошуку екстремумів функції декількох змінних.
4. Моделі лінійного програмування, симплекс метод розв'язання задач лінійного програмування.
5. Методи оптимізації на основі перетворення задачі. Штрафні функції.
6. Методи лінеаризації для задач умовної оптимізації.
7. Методи вибору напряму на основі лінеаризації.
8. Моделі і методи розв'язання задач цілочисельного програмування.
9. Динамічне програмування. Умови застосування. Схема динамічного програмування «згори до низу» на прикладі множення матриць.
10. Метод найменших квадратів.
11. Метод Монте-Карло.
12. Чисельні методи інтегрування.
13. Чисельні методи диференціювання.
14. Чисельні методи розв'язання рівнянь.
15. Чисельні методи розв'язання систем лінійних рівнянь.
16. Дискретне перетворення Фур'є.

РОЗДІЛ 2

СУЧАСНА ТЕОРІЯ АВТОМАТИЧНОГО КЕРУВАННЯ

1. Принцип максимуму
2. Метод динамічного програмування.
3. Математичний опис багатовимірних систем управління.
4. Векторно-матричні моделі керуючих пристроїв на базі модифікованого регулятора. Моделювання
5. Проблема вибору бажаного характеристичного рівняння замкнутої системи у класі цифрових систем управління.
6. Загальний метод рішення задачі для цифрових систем з декількома керуючими сигналами.
7. Синтез багатовимірної системи на базі рівняння Сильвестра. Схеми моделювання. Приклад синтезу багатовимірної системи.

РОЗДІЛ 3

ПЕРСПЕКТИВНІ ТЕХНОЛОГІЇ ПЕРЕДАВАННЯ ТА ОБРОБЛЕННЯ ІНФОРМАЦІЇ

1. Ентропія джерела, безумовна, умовна, продуктивність джерела повідомлень.
2. Оптимальний нерівномірний код: Шеннона-Фано, Хаффмена, стиснення даних.
3. Коди, що виявляють помилки.
4. Коди, що виправляють помилки.
5. Недвійкові коди, що виявляють та виправляють помилки.
6. Штрихові коди.
7. Моделі загроз інформації, моделі зловмисника у інформаційній сфері.
8. Механізми захисту інформації від загроз.
9. Модель асиметричної криптосистеми захисту інформації.
10. Сучасні системи забезпечення конфіденційності, цілісності, аутентифікації та нонрепудіації.
11. Сервіси інформаційного захисту у мережах.

РОЗДІЛ 4

АРХІТЕКТУРА НОВІТНІХ МІКРОКОНТРОЛЕРІВ

ARM-Мікроконтролери:

1. Характеристика ядра.
2. Способи адресації операндів.
3. Формати команд.
4. Організація пам'яті.
5. Особливості архітектури системи переривань.
6. Особливості архітектури модуля ФАПЧ.
7. Особливості архітектури універсального асинхронного прийомопередавача.
8. Особливості архітектури загального архітектури портів введення-виведення загального призначення.
9. Особливості архітектури модуля таймерів.
10. Особливості архітектури аналого-цифрового перетворювача.
11. Особливості архітектури модуля цифро-аналогового перетворювача.

III КРИТЕРІЇ ОЦІНЮВАННЯ

Система оцінювання відповідей на завдання вступного випробування забезпечує оцінку здатності вступника:

- демонструвати знання для вирішення конкретних практичних завдань;
- застосовувати правила, методи, принципи, закони з відповідних розділів у конкретних ситуаціях;
- інтерпретувати схеми, графіки, діаграми;
- викладати матеріал логічно, послідовно.

Критерії оцінювання завдань вступного випробування ґрунтуються на наступних положеннях:

- оцінка за виконання завдань випробування виставляється за системою ECTS – у межах 100-бальної шкали;
- максимальна кількість балів, яка нараховується за виконання окремого завдання – 25;
- оцінювання результатів кожного завдання здійснюється у п'ятирівневій системі балів (табл. 1).

Таблиця 1. Критерії оцінювання виконання окремого завдання

Оцінка	Опис
20-25	Продемонстровано вільне володіння матеріалом. Наведені всі необхідні теоретичні відомості (основні теоретичні положення методу розв'язання задачі) та повністю виконано практичне завдання
15-19	Наведені необхідні теоретичні відомості (основні теоретичні положення методу розв'язання задачі), проте є деякі несуттєві недоліки при виконанні практичного завдання
8-14	Наведені лише деякі теоретичні відомості (лише деякі теоретичні положення методу розв'язання задачі) та повністю виконано практичне завдання
1-7	Наведені лише деякі теоретичні відомості (лише деякі теоретичні положення методу розв'язання задачі) без виконання практичного завдання
0	Теоретичні відомості відсутні, практичне завдання не виконано

Загальний критерій формується як сума балів за відповіді на завдання із всіх чотирьох розділів, а максимальна оцінка може складати 100 балів:

$$R_{\text{заг}} = R_{\text{розд1}} + R_{\text{розд2}} + R_{\text{розд3}} + R_{\text{розд4}} = 25 + 25 + 25 + 25 = 100 \text{ балів.}$$

Для отримання вступником відповідних оцінок (ECTS та традиційних) його рейтингова оцінка $R_{\text{заг}}$ переводиться згідно з табл. 2.

Таблиця 2. Таблиця переведення балів у оцінку ECTS та традиційну

$R_{\text{заг}}$	Оцінка ECTS	Традиційна оцінка
95... 100	A	зараховано
85 ... 94	B	
75 ... 84	C	
65 ... 74	D	
60 ... 64	E	
<60	FX	незараховано

СПИСОК РЕКОМЕНДОВАНОЇ ЛІТЕРАТУРИ

1. Тревор Мартин Микроконтроллеры ARM7 семейств LPC2300/2400. Вводный курс разработчика / пер. с англ. Евстифеева А. В. – М.: Додэка-XXI, 2010. – 336 с.: ил.
2. Редькин П.П. 32/16-битные микроконтроллеры ARM7 семейства AT91SAM7 фирмы Atmel. Руководство пользователя (+ CD). – М. : Издательский дом «Додэка-XXI», 2008. – 704 с.: ил.
3. Юрій Павлович Жураковський. Теорія інформації та кодування. / Полторак В.П. / Підручник. - Київ: Вища школа, 2001. - 255 с: іл.
4. Брюс Шнайер. Прикладная криптография. Протоколы, алгоритмы, исходные тексты на языке Си. Пер. с англ.- М. : Триумф, 2002. - 816 с. 5. Вильям Столлингс.Криптография и защита сетей. Принципы и практика. Пер. с англ. - М. : Изд-во Вильям, 2001. - 671 с.
6. Г. Реклейтис, А. Рейвиндран, К. Рэгсдел Оптимизация в технике: В 2- х кн. Кн.1. Пер с англ.- М.: Мир, 1986.-350с., ил.; Кн.2. Пер с англ.- М.: Мир, 1986.-320с., ил.
7. Кармен, Ч. Лейзерсон, Р. Ривест Алгоритмы: построение и анализ. М.: МЦНМО, 2001.- 960с., 263 ил.
8. Скиена С. Алгоритмы. Руководство по разработке.-2-е узд.: Пер с англ..- СПб.: БХВ-Петербург, 2011.- 720с.: ил.
- 9 Седжвик Роберт. Фундаментальные алгоритмы на С. Анализ/Структуры данных/Сортировка/Поиск/Алгоритмы на графах: Пер.с англ./ Роберт Седжвик.- СПб: ООО «Диа СофтЮП», 2003.- 1136 с.
10. Н.Т. Кузовков. Модальное управление и наблюдающие устройства. М., «Машиностроение», 1976, 184 с.
11. Изерман Р. Цифровые системы управления: Пер. с англ. – М.: Мир, 1984.- 541 с.
12. Егупов Н.Д., Пупков К.А. Синтез регуляторов систем автоматического управления М.: Изд. МГТУ им. Н.Э. Баумана, 2004. 616 с.
13. Куо Б. Теория и проектирование цифровых систем управления: Пер. с англ.- М.-Машиностроение, 1986.-448 с.
14. Теорія автоматичного керування: класика і сучасність: підрч./Н.Б. Репнікова.-К.:НТУУ «КПІ», 2011.-328 с.